

ABSTRACT

The present invention prevents sound quality from degrading due to a change in electric field intensity or due to multi-path noise. An arithmetic unit subtracts a signal based on the detection signal of multi-path noise whose time constant is specified by a second time constant circuit from a signal based on an RSSI signal whose time constant is specified by a first time constant. An output signal from this arithmetic unit is applied, as a control signal, to a stereo-noise control circuit or the like. This can control the degradation of separation and the like in accordance with multi-path fading to prevent sound quality from degrading.

(19) 世界知的所有権機関
国際事務局



01 APR 2005

(43) 国際公開日
2004 年 4 月 15 日 (15.04.2004)

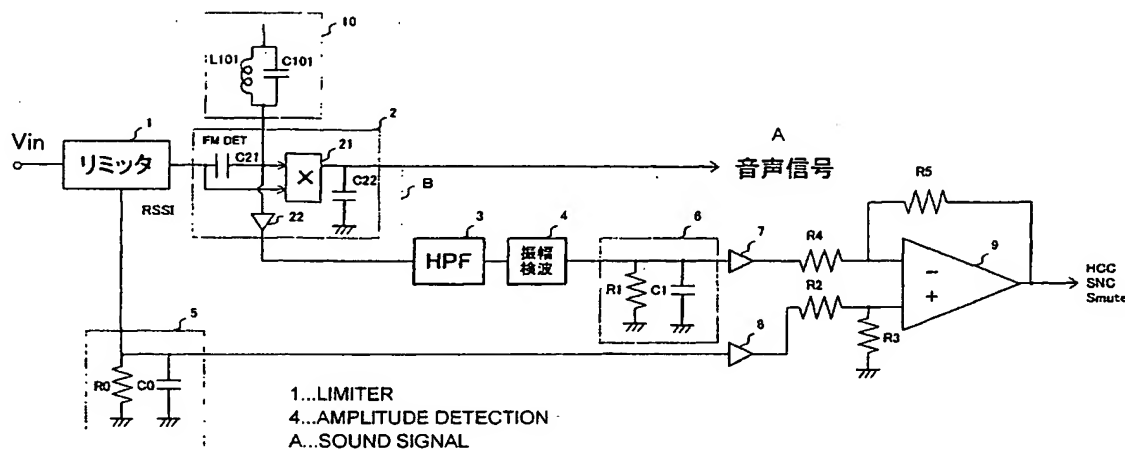
PCT

(10) 国際公開番号
WO 2004/032346 A1

- (51) 国際特許分類⁷: H04B 1/10 (72) 発明者; および
(21) 国際出願番号: PCT/JP2003/012614 (75) 発明者/出願人 (米国についてのみ): 古池 剛
(KOIKE, Tsuyoshi) [JP/JP]; 〒448-8671 愛知県刈谷市
(22) 国際出願日: 2003 年 10 月 1 日 (01.10.2003) 豊田町 2 丁目 1 番地 株式会社豊田自動織機内 Aichi
(JP). 宮城 弘 (MIYAGI, Hiroshi) [JP/JP]; 〒943-0834 新潟県上越市西城町 2 丁目 5 番 13 号 新潟精密株式会社内 Niigata (JP).
(25) 国際出願の言語: 日本語
(26) 国際公開の言語: 日本語 (74) 代理人: 大菅 義之 (OSUGA, Yoshiyuki); 〒102-0084
東京都千代田区二番町 8 番地 2 O 二番町ビル 3F
Tokyo (JP).
(30) 優先権データ: 特願 2002-290897 2002 年 10 月 3 日 (03.10.2002) JP (81) 指定国 (国内): CN, US.
(71) 出願人 (米国を除く全ての指定国について): 株式会社豊田自動織機 (KABUSHIKI KAISHA TOYOTA
JIDOSHOKKI) [JP/JP]; 〒448-8671 愛知県刈谷市豊田
町 2 丁目 1 番地 Aichi (JP). 新潟精密株式会社 (NIIGATA
SEIMITSU CO., LTD.) [JP/JP]; 〒943-0834 新潟県上
越市西城町 2 丁目 5 番 13 号 Niigata (JP).
添付公開書類:
— 国際調査報告書
2 文字コード及び他の略語については、定期発行される
各 PCT ガゼットの巻頭に掲載されている「コードと略語
のガイダンスノート」を参照。

(54) Title: FM RECEIVER, NOISE ELIMINATING APPARATUS OF FM RECEIVER, AND NOISE ELIMINATING METHOD THEREOF

(54) 発明の名称: FM 受信機、FM 受信機のノイズ除去装置及びノイズ除去方法



(57) **Abstract:** The present invention prevents sound quality from being degraded due to variation in electric field intensity or due to multi-path noise. An arithmetic unit subtracts a signal based on a detected signal of multi-path noise whose time constant is specified by a second time constant circuit from a signal based on an RSSI signal whose time constant is specified by a first time constant circuit. An output signal from this arithmetic unit is applied, as a control signal, to a stereo-noise control circuit or the like. This can control the degradation of separation and the like in accordance with a multi-path fading to prevent sound quality from being degraded.

(57) **要約:** 本発明は、電界強度の変動やマルチパスノイズによる音質の低下を防ぐ。第 1 の時定数回路によって時定数が定められた RSSI 信号に基いたものから、第 2 の時定数回路によって時定数が定められたマルチパスノイズの検出信号に基いたものを、演算器によって減算する。この演算器の出力信号を制御信号としてステレオノイズコントロール回路等に出力する。これにより、マルチパスフェージングに対応してセパレーションの劣化等を制御することが出来、音質の低下を防ぐことが出来る。

WO 2004/032346 A1